

# ETR'05

## ÉCOLE D'ÉTÉ TEMPS RÉEL 2005

### Programme de l'ETR

Mardi 13 Septembre 2005		
Thème 1 : Langages de Description d'architectures (ADL) - Techniques de Description (Semi)-Formelles Président de séance : J.P. BABAU (CITI, INSA Lyon)		
8:45	9:45	Enregistrement Accueil des participants
9:30	10:00	Pause café
10:00	12:15	UML2 et ses profils pour le temps réel (45mn) <i>Sébastien GERARD (CEA-LIST, Gif sur Yvette)</i>  Langages de description d'ordonnanceurs (45mn) <i>Gilles MULLER (EMN, Nantes)</i>  Les langages de description d'architecture (ADL) pour le temps réel (45mn) <i>Sébastien FAUCOU et Anne-Marie DEPLANCHE (IRCCyN, Nantes)</i>
12:15	14:00	Déjeuner
14:00	15:45	Les ADL du point de vue de l'industrie (45mn) <i>Jean-Francois TILMAN (AXLOG Ingénierie, Paris)</i>  Tutoriel model checking (1h) <i>Stephan MERZ (INRIA Lorraine, Nancy)</i>
15:45	16:15	Pause café

16:15	18:15	<b>Rencontres Jeunes Chercheurs sur les systèmes temps réel</b> Président de séance : M. GRENIER, M. KHALGUI (LORIA, Nancy)  1) Présentation des thèmes de travail en amphithéâtre (1h)  2) Discussions autour de posters / démos (1h)
18:15	19:00	Allocution de Mme Hélène Kirchner, Directrice du LORIA et de l'INRIA Lorraine Apéritif de bienvenue

Mercredi 14 Septembre 2005		
Thème 2 : Model-Checking temporel - Vérification Probabiliste - Techniques de simulation et de tests Présidents de séance : S. HADDAD (LAMSADE, Paris), R. MATEESCU (INRIA, Lyon)		
8h45	9h45	Vérification et test de conformité pour la validation de systèmes réactifs (1h) <i>Vlad RUSU (IRISA, Rennes)</i>
9:45	10:15	Pause café / discussions autour des posters
10:15	12:15	Vérification de systèmes temporisés et hybrides (1h) <i>Patricia BOUYER (LSV, Cachan)</i>  Vérification de programmes synchrones avec LUSTRE/LESAR (1h) <i>Pascal RAYMOND (Vérimag, Grenoble)</i>
12:15	14:00	Déjeuner
14:00	16:00	Model Checking for Probabilistic Real-time Systems (1h) <i>Marta KWIATKOWSKA (University of Birmingham, Angleterre)</i>  Atelier Logiciel: Time petri Net Analyzer (TINA) (1h) <i>François VERNADAT (LAAS, Toulouse)</i>
16:00	16:30	Pause café / discussions autour des posters
16:30	17:30	Atelier Logiciel: Construction and Analysis of Distributed Processes (CADP) (1h)  <i>Radu MATEESCU (INRIA, Lyon)</i>

18h30	20h30	Visite Guidée : "Nancy, du Moyen-Age au XVIII siècle"
-------	-------	---

Jeudi 15 Septembre 2005		
Thème 3 : Ordonnancement Temps Réel, Exécutifs Temps Réel		
Présidents de Séance: L. GEORGE (ECE, Paris), Y. TRINQUET (IRCCyN, Nantes)		
8:45	9:30	<b>Les systèmes d'exploitation temps réel (45mn)</b> <i>Yvon TRINQUET (IRCCyN, Nantes)</i>
9h30:	10:00	<b>Pause café / discussions autour des posters</b>
10:00	12:15	<b>Tutoriel ordonnancement - partie 1: Conditions de faisabilité pour l'ordonnancement temps réel (1h15)</b> <i>Laurent GEORGE (ECE, Paris)</i>  <b>Tutoriel ordonnancement - partie 2: Analyse des temps de réponse et de la demande processeur en ordonnancement temps réel de tâches périodiques (1h)</b> <i>Pascal RICHARD (LISI-ENSMA, Futuroscope)</i>
12:15	14:00	<b>Déjeuner</b>
14:00	15h30	<b>Calcul de majorant sur les temps d'exécution : un état de l'art (45mn)</b> <i>Isabelle PUAUT (IRISA, Rennes)</i>  <b>Conception conjointe commande/ordonnancement et ordonnancement régulé (45mn)</b> <i>Daniel SIMON (INRIA Rhône-Alpes, Grenoble)</i>
15h30	16:00	<b>Pause café / discussions autour des posters</b>
16:00	17:45	<b>Dimensionnement temps réel d'un véhicule : études de cas et perspectives (45mn)</b> <i>Jaime De OLIVEIRA (Valeo VESL, Créteil)</i>  <b>Java temps réel - un état de l'art (45mn)</b> <i>Marc Richard-Foy (AONIX, Paris)</i>
19h30	23h30	<b>Repas de Gala : Repas Croisière sur le Canal de la Marne au Rhin</b>

Vendredi 16 Septembre 2005		
Thème 4 : Répartition, Réseaux, Qualité de service		
Président de Séance: Z. MAMMERI (IRIT, Toulouse)		
8:45	10:30	<b>Qualité de Service dans les réseaux: problématique, solutions et challenges (45mn)</b> <i>Zoubir MAMMERI (IRIT, Toulouse)</i>  <b>Tutoriel Network Calculus et détermination de bornes de délai (1h)</b> <i>Patrick THIRAN (EPFL, Lausanne, Suisse)</i>
10:30	10:45	<b>Pause café</b>
10:45	12:30	<b>Control task timing and Quality of Control (QoC) (1h)</b> <i>Anton CERVIN (Department of Automatic Control, Lund Institute of Technology, Suède)</i>  <b>Adaptation des applications distribuées à la QoS fournie par le réseau de communication (45mn)</b> <i>Fabien MICHAUT et Francis LEPAGE (CRAN, Nancy)</i>
12:30	14:00	<b>Déjeuner</b>
14:00	15:30	<b>Réseaux de capteurs (45mn)</b> <i>David SIMPLOT-RYL (INRIA Futurs, Lille)</i>  <b>QoS dans les réseaux sans fil (45mn)</b> <i>Thierry VAL et Guy JUANOLE (LAAS, Toulouse)</i>
15:30	15:45	<b>Pause café</b>
15:45	17:15	<b>Approches (m-k)-firm pour la gestion de la QoS (45mn)</b> <i>YeQiong SONG (LORIA, Nancy)</i>  <b>Réseaux locaux industriels (45mn)</b> <i>Jean-Pierre THOMESSE (LORIA, Nancy)</i>